



NEWS RELEASE

2013 年 12 月 10 日

## シリコンラボ、USB-SPI ブリッジ・コントローラの新製品「CP2130」を発表

USB コネクティビティ・アプリケーションのコストと複雑さを削減し、開発時間を短縮する、シングルチップ・ブリッジ・コントローラ

卓越したアナログ設計技術で、高性能ミックスシグナル IC を設計・販売するシリコン・ラボラトリーズ社(本社: ミネソタ州オースチン、Nasdaq: SLAB、以下:シリコンラボ)は、ユニバーサル・シリアル・バス(USB)ホストとシリアル・ペリフェラル・インタフェース(SPI)バスをブリッジ接続するためのターンキー・ソリューションを実現し、Windows®、Mac OS X、および Linux オペレーティング・システム向けドライバをサポートする高性能 USB-SPI ブリッジ・コントローラの新製品「CP2130」を発表しました。CP2130 は、業界をリードするデータ・スループット、並外れたコンフィギュレーション性、小型の 4 mm x 4 mm パッケージにミックスシグナルの高集積化を実現します。CP2130 ブリッジ・コントローラは、新規設計を行う場合や、既存の設計に USB を組み組んでアップグレードし、USB ドングル、タブレット、携帯型コントローラおよびテスタ、血糖モニタ、ドッキング・ステーション、POS 関連製品、データ・ロギング・モジュール、カード・リーダーなど、幅広いエンベッド・アプリケーションに対応させるために理想的です。

CP2130 は、4 mm x 4mm 24 ピン QFN パッケージでサンプルおよび量産提供中で、1 万個時の参考単価は 1.23 米ドル。USB-SPI 評価キットの CP2130EK (メーカー希望小売価格: 20 米ドル)を使用すると、CP2130 コントローラを徹底的に評価およびカスタマイズできます。USB-SPI コントローラ CP2130 の詳細や、サンプルおよび評価キットの詳細については、[www.silabs.com/USB-Bridge](http://www.silabs.com/USB-Bridge) を参照ください。

組み込み分野で USB が一般的に使用されるようになったことで、開発者は市場投入期間の短縮に役立つ、費用対効果が大きいソリューションを求めています。シリコンラボはそのようなソリューションを目指して CP21xx ブリッジ・ファミリを開発しました。CP2130 を使用すると、複雑な他製品で通常要求される USB ソフトウェア、ファームウェア、またはハードウェア分野のノウハウを持たない開発者でも、USB 機能をアプリケーションに追加できます。CP2130 の登場により、シリコンラボの CP21xx スマート・インタフェース・ポートフォリオが完成し、USB と UART、I<sup>2</sup>C/SMBus、および I<sup>2</sup>S 間のインタフェース・ソリューション群に SPI が加わります。

高集積な CP2130 には機能やペリフェラルが内蔵されているため、外付け部品が不要になり、部品(BOM)コストが低下し、基板面積を削減できます。CP2130 には、USB 2.0 のフルスピード・コントローラおよびトランシーバ、最低 1.8V の広範な SPI スレーブとの通信を可能にする SPI コントローラ、348 バイトのプログラマブル・メモリ、無水晶 USB 動作、組み込みの 100mA 定格 5V 電圧レギュレータが内蔵されています。

柔軟な設計を可能にするために設計された、CP2130 のコンフィギュレーション性に優れた SPI コントローラでは、

11 個の GPIO ピンから任意のピンをチップ選択ピンとして使用して最大 11 個の SPI スレーブ・デバイスと通信するか、もしくは別の機能を構成して外部回路や外付け部品を不要にできます。CP2130 は、市場最速のフルスピード USB ブリッジ・コントローラであり、最高 6.6Mbps の読み取りスループットと 5.8Mbps の書き込みスループットを誇ります。

シリコンラボでマイクロコントローラ製品担当シニア・バイス・プレジデント兼ゼネラル・マネージャを務める Geir Førrer はこうコメントしています。「組み込みシステムに USB を追加する際の複雑さを解消するために、費用対効果に優れて使いやすい、シリコンラボの USB スマート・インタフェース・ソリューションを頼りにする開発者は増え続けています。USB-SPI ブリッジ・コントローラの新製品である CP2130 は、シンプルさを求めて開発することで、コストを削減し、複雑性を緩和し、市場投入期間を短縮しながら、USB の追加に必要なすべての機能を開発者に提供する高集積なインタフェース・ソリューションが生まれました。」

#### シリコン・ラボラトリーズ社について

シリコン・ラボラトリーズ社(Silicon Laboratories Inc.、本社: 米テキサス州オースチン、[www.silabs.com](http://www.silabs.com))は、卓越したアナログ設計技術で高性能なミックスドシグナル IC を幅広いアプリケーション向けに設計する、業界大手半導体メーカーです。シリコン・ラボラトリーズ社の多様な高集積製品と特許は、ミックスドシグナル設計において長年にわたる経験と実績を有する業界最先端のエンジニアリング部門が開発しています。シリコン・ラボラトリーズ社は、北米、ヨーロッパ、アジアの各地に設計、エンジニアリング、マーケティング、販売、アプリケーションの拠点を置いています。会社概要・事業内容の詳細は、[www.silabs.com](http://www.silabs.com) をご覧ください。

#### ご注意

このプレスリリースには、シリコン・ラボラトリーズ社の現時点における期待に基づく予測が含まれていることがあります。このような発言にはリスクと不確実性が伴います。様々な重要な要素が原因となって、予測とは異なる結果になることもあります。シリコン・ラボラトリーズ社では、投資家の方々に社の将来性をお伝えすることが重要と考えますが、正確な予測や管理が不可能な事態が今後発生するかもしれません。シリコン・ラボラトリーズ社の財務成績に影響を与え、実績が将来的記述と著しく異なる場合の要因の詳細については、シリコン・ラボラトリーズ社が米国証券取引委員会(SEC)へ最近提出した書類をご覧ください。

###

Silicon Laboratories, Silicon Labs 及び Silicon Laboratories ロゴは、Silicon Laboratories Inc.の商標です。その他の登録商標・商標は、それぞれの所有者にその権利が帰属します。

#### 報道関係者お問合せ先

シリコン・ラボラトリーズ社 Dale Weisman (グローバル広報マネージャ)

TEL: (米国)1-512-532-5871 E メール: [dale.weisman@silabs.com](mailto:dale.weisman@silabs.com)

公式 Twitter アカウント <http://twitter.com/silabs> 公式 Facebook アカウント <http://facebook.com/siliconlabs>

シリコンラボ製品紹介サイト [www.silabs.com/parametric-search](http://www.silabs.com/parametric-search).

ミアキス・アソシエイツ 河西

TEL: 0422-47-5319 E メール: [kasai@miacis.com](mailto:kasai@miacis.com)

記事ご掲載時のお問合せ先

シリコン・ラボラトリーズ Y.K.

TEL: 03-5460-2411(代表) [www.silabs.com](http://www.silabs.com)